DK 621.3.049.75.002.02:774:621.951(083.132)

VDI/VDE-RICHTLINIEN

September 1991

VEREIN DEUTSCHER INGENIEURE

VERBAND DEUTSCHER ELEKTROTECHNIKER

Leiterplattenbestückung

Bestimmung der Genauigkeit und der Leistung von SMD-Bestückungsautomaten

VDI/VDE 3712

Entwurf

Onsertion of printed circuit boards
Determination of placement accuracy and performance of SMD onsertion equipment

Einsprüche bis 31.3.1992 an

Verein Deutscher Ingenieure
VDI/VDE-Gesellschaft Feinwerktechnik
Graf-Recke-Straße 84
W-4000 Düsseldorf 1

Inhalt Seite

Vorbemerkung 2

1 Einführung 2

2 Beschreibung der Musterleiterplatte 2
2.1 Grundgrößen der Leiterplatte 2
2.2 Passermarken, Zentrierbohrungen 2

3 Bestimmung der Bestückleistung für passive Bauelemente 2

4 Bestimmung der Leiterplattenwechselzeit 3

5 Bestimmung der Bestückgenauigkeit für passive Bauelemente . . 4

6 Bestimmung der Bestückgenauigkeit für aktive Bauelemente . . . 4

Anhang 5

VDI/VDE-Gesellschaft Feinwerktechnik
Ausschuß Leiterplattenbestückung

Preisgr. 8

Zu beziehen durch Beuth Verlag GmbH, Berlin – Alle Rechte vorbehalten © Verein Deutscher Ingenieure, Düsseldorf 1991

Vervielfältigung – auch für innerbetriebliche Zwecke – nicht gestattet

Lizensierte Kopie von elektronischem Datenträger